



NEWS RELEASE

2012 年 10 月 18 日

## シリコン・ラボラトリーズ、プラグアンドプレー可能なオーディオ設計を容易にする USB-I<sup>2</sup>S オーディオ・ブリッジ IC「CP2114」を発表

USB アプリケーションの代表的な DAC とコーデックをサポートする高集積デバイス

卓越したアナログ設計技術で、高性能ミックスシグナル IC を設計・販売するシリコン・ラボラトリーズ社(本社: 米テキサス州オースチン、Nasdaq: SLAB)は、USB ベースのオーディオ・アプリケーションで使用される様々なコーデックとデジタル-アナログ変換器(DAC)をサポートする、業界初のクリスタルレス USB-I<sup>2</sup>S オーディオ・ブリッジ IC の新製品「CP2114」を発表しました。CP2114 は、USB から I<sup>2</sup>S へのオーディオ・データ伝送プロセスを簡素化するオーディオ・ブリッジ IC です。多くの時間を要するコード開発が不要で、スピーカ、ヘッドホン、ジューク・ボックス、POS 端末、ナビゲーション・システム、VoIP システムなどの USB オーディオ関連機器の市場投入までの時間を短縮します。

CP2114 は現在、サンプルおよび量産数量を供給可能です。実測面積が小さい 5mm x 5mm の QFN パッケージで提供され、価格は 10,000 個時の単価が 1.13 米ドルからです。GPIO、UART、IIC を通じて、USB-I<sup>2</sup>S ブリッジ・アプリケーションを評価およびカスタマイズ可能な評価キット CP2114EK は、49 米ドル(希望小売価格)です。一般的なコーデックや DAC のプラットフォームをベースにした USB オーディオ・アプリケーション用に最適化した評価キットは、82 米ドル(同)です。CP2114 の製品情報の詳細、サンプルおよび開発ツールに関しては、シリコン・ラボラトリーズの Web サイトをご参照ください([www.silabs.com/usb](http://www.silabs.com/usb))。

USB システムの開発では多くの場合、深い専門知識と設計の労力、そして互換性から不具合に至る問題解決のためのコストがかかります。USB-I<sup>2</sup>S オーディオ・データ伝送においても、複雑で開発が大変な高度なクロック同期が必要です。CP2114 は、これらの課題に対処する目的で開発された、高度に集積された USB-I<sup>2</sup>S オーディオ・ストリーミング用のプラグアンドプレー・ソリューションです。

CP2114 は、フルスピードの USB 2.0 コントローラ、USB トランシーバ、クリスタルレス発振器、ワンタイム・プログラマブル ROM、UART、IIC、I<sup>2</sup>S インタフェースを搭載したワンチップ・ソリューションです。この革新的なクリスタルレス・アーキテクチャによって、クロック用の外付けクリスタルと関連部品が不要になり、オーディオ・システム構成部品のコストが低減され、設計も簡単になります。さらに、コーデックや DAC を使う場合の外付けメモリも不要なので、システム構成部品のコストを最小限にします。

CP2114 は、ウォルフソン・マイクロエレクトロニクス、シーラス・ロジック、テキサス・インスツルメンツなどの多くの主要な DAC やコーデックをサポートしており、お客様は独自のオーディオ・チップセット・ソリューションを柔軟に実現す

## シリコン・ラボラトリーズ、プラグアンドプレー可能なオーディオ設計を容易にする USB-I<sup>2</sup>S オーディオ・ブリッジ IC「CP2114」を発表

ることが可能です。また、これらの一般的な DAC やコーデックをあらかじめ搭載した評価キットも用意されており、設計に必要な時間をさらに短縮します。

ウォルフソン・マイクロエレクトロニクスで、ポートフォリオおよび戦略担当ディレクターを務める Eddie Sinnott 氏はこうコメントしています。「昨今、競争の激しいオーディオ市場において、市場投入までの時間と構成部品のコストを削減することは非常に重要な要求事項です。シリコン・ラボラトリーズとの協力により、弊社のお客様がコスト効果の高い USB オーディオ・ソリューションを迅速に市場投入できるようサポートすることが可能になりました。弊社のマルチチャンネル・ステレオ DAC と CP2114 の組み合わせは、コスト優先の民生オーディオ製品に対するクラス最高のプラットフォームです。」

シーラス・ロジックで、オーディオ製品担当マーケティング・ディレクターを務める Carl Alberty 氏はこうコメントしています。「シーラス・ロジックとシリコン・ラボラトリーズは、お客様のコスト削減と市場投入時間を短縮することができる総合的なプラットフォームをオーディオ市場に提供するため、長きに渡り緊密な連携を取ってきました。シーラス・ロジックの多様なマルチチャンネル・ステレオ・コーデックと CP2114 の組み合わせにより、競争が厳しい民生オーディオ市場で差別化と優位性を示すことが可能でありながら使い方が簡単な USB オーディオ・プラットフォームを、弊社のお客様に提供することができます。」

CP2114 は、ほとんどのオペレーティング・システムでサポートされている、標準 USB オーディオ・デバイス・クラスを使用します。USB オーディオ・デバイス・クラスの互換性によって、カスタムの USB ソフトウェア・ドライバを開発およびインストールする必要がなくなります。ホスト・プログラミング機能は、実質的にほとんどの外部コーデックや DAC を使った設計を可能にし、内部の性能向上を実現します。

シリコン・ラボラトリーズで、マイクロコントローラ製品担当バイスプレジデント兼ゼネラルマネージャーを務める Mike Salas はこうコメントしています。「USB インタフェース・デバイスの先行メーカーとして、お客様の組み込み設計において簡単でコスト効果の高い USB コネクティビティを実現しました。CP2114 は、最も開発者にフレンドリーな USB-I<sup>2</sup>S オーディオ・ブリッジ・ソリューションで、USB オーディオ周辺機器の設計を大幅に簡素化します。」

### シリコン・ラボラトリーズ社について

シリコン・ラボラトリーズ社(Silicon Laboratories Inc.、本社：米テキサス州オースチン、[www.silabs.com](http://www.silabs.com))は、卓越したアナログ設計技術で高性能なミックスドシグナル IC を幅広いアプリケーション向けに設計する、業界大手半導体メーカーです。シリコン・ラボラトリーズ社の多様な高集積製品と特許は、ミックスドシグナル設計において長年にわたる経験と実績を有する業界最先端のエンジニアリング部門が開発しています。シリコン・ラボラトリーズ社は、北米、ヨーロッパ、アジアの各地に設計、エンジニアリング、マーケティング、販売、アプリケーションの拠点を置いています。会社概要・事業内容の詳細は、[www.silabs.com](http://www.silabs.com) をご覧ください。

### ご注意

このプレスリリースには、シリコン・ラボラトリーズ社の現時点における期待に基づく予測が含まれていることがあります。このような発言にはリスクと不確実性が伴います。様々な重要な要素が原因となって、予測とは異なる結果になることもあります。シリコン・ラボラトリーズ社では、投資家の方々に社の将来性をお伝えすることが重要と考えます

シリコン・ラボラトリーズ、プラグアンドプレー可能なオーディオ設計を容易にする USB-I<sup>2</sup>S オーディオ・ブリッジ IC  
「CP2114」を発表

が、正確な予測や管理が不可能な事態が今後発生するかもしれません。シリコン・ラボラトリーズ社の財務成績に影響を与え、実績が将来的記述と著しく異なる場合の要因の詳細については、シリコン・ラボラトリーズ社が米国証券取引委員会(SEC)へ最近提出した書類をご覧ください。

###

Silicon Laboratories, SiLabs 及び Silicon Laboratories ロゴは、Silicon Laboratories Inc.の商標です。その他の登録商標・商標は、それぞれの所有者にその権利が帰属します。

報道関係者お問合せ先

シリコン・ラボラトリーズ社 Dale Weisman (グローバル広報マネージャ)

TEL: +1-512-532-5871 E メール: [dale.weisman@silabs.com](mailto:dale.weisman@silabs.com)

公式 Twitter アカウント <http://twitter.com/silabs> 公式 Facebook アカウント <http://facebook.com/siliconlabs>

ミアキス・アソシエイツ 河西

TEL: 0422-47-5319 E メール: [kasai@miacis.com](mailto:kasai@miacis.com)

記事ご掲載時のお問合せ先

シリコン・ラボラトリーズ Y.K.

TEL: 03-5460-2411(代表) [www.silabs.com](http://www.silabs.com)